



10th IEEE EAST-WEST DESIGN & TEST SYMPOSIUM (EWDTS 2012)

Харьков, Украина, 14-17 сентября 2012



Информационное письмо

Цель симпозиума IEEE East-West Design & Test Symposium (EWDTS) – расширение международного сотрудничества и обмен опытом между ведущими учеными Западной и Восточной Европы, Северной Америки и других стран в области автоматизации проектирования, тестирования и верификации электронных компонентов и систем. Симпозиум проводится, как правило, в странах бассейнов Черного и Балтийского морей, Центральной Азии. Оргкомитет приглашает ученых, аспирантов и студентов принять участие в работе международного симпозиума EWDTS'12, в рамках которого будут рассматриваться научные работы по следующим тематическим направлениям:

- Тестирование аналоговых, аналого-цифровых и радиочастотных устройств
- Анализ и оптимизация проектов
- Автоматическая генерация тестов и высоковровневое тестирование
- Встроенное самотестирование
- Отладка и диагностика проектов
- Отказоустойчивость и надежность
- Тестопригодное проектирование
- Верификация и валидация проектов
- Автоматизация проектирования и тестирования
- Обеспечение высокого качества встроенного ПО
- Анализ неисправностей, дефектов и отказов
- Тестирование ПЛИС
- Тестирование с использованием языков HDL
- Высокоуровневый синтез
- Высокопроизводительные системы и сети на кристаллах, проектирование и тестирование
- Проектирование устройств с пониженным энергопотреблением
- Тестирование памяти и процессоров
- Моделирование неисправностей
- Моделирование и синтез встроенных систем
- Проектирование объектно-ориентированных систем
- Тестирование в реальном времени
- Потребление энергии при проектировании и тестировании
- Встроенные системы реального времени
- Надежность цифровых систем
- Методы на основе сканирования данных
- Самовосстановление и реконфигурируемые архитектуры
- Обработка сигналов и информации в радиотехнике и технике связи
- Моделирование и генерация тестов на системном уровне
- Системы в пакетах кристаллов, трехмерное проектирование и тестирование
- Использование UML для описания встроенных систем
- САПР, методы и алгоритмы автоматизации
- Инженерное проектирование и технологическая подготовка производства
- Логический, схемотехнический и системный синтез
- Проектирование топологии кристалла
- Температурный, временной, электростатический анализ систем на кристалле и на плате
- Синтез беспроводных и RFID систем
- Цифровое спутниковое телевидение

Симпозиум будет проходить в Харькове – крупнейшем научном и образовательном центре Украины. Местом проведения EWDTS'12 является Харьковский национальный университет радиоэлектроники. Университет основан более 80 лет назад и является одним из лидеров среди технических университетов Украины.

Важные даты:

Срок подачи докладов: 15 июня, 2012

Итоги рецензирования: 1 августа, 2012

Регистрация докладов: <http://www.ewdtest.com/conf>

Адрес оргкомитета: Проф. Владимир Хаханов, кафедра Автоматизации проектирования вычислительной техники Харьковского национального университета радиоэлектроники, пр. Ленина 14, Харьков, 61166, Украина.

Тел.: +380-57-702-13-26, E-mail: hahanov@kture.kharkov.ua, www.ewdtest.com/conf

Симпозиум проводится Харьковским национальным университетом радиоэлектроники при финансовой поддержке Таллиннского технологического университета (Эстония). Техническим спонсором EWDTS'12 является компьютерное сообщество IEEE Computer Society Test Technology Technical Council (TTTC). Финансовую поддержку оказывают IT-компании Aldec, Synopsys, Лаборатория Касперского, Cadence, DataArt Lab, JTAG Technologies. Лучшие работы, отмеченные на симпозиуме, будут опубликованы в научных журналах IEEE Design & Test Magazine and Radioelectronics and Informatics Journal (ISSN 1563-0064); последний издается при поддержке IEEE Computer Society Test Technology Technical Council (TTTC).



Председатели:

В. Хаханов – Украина
Е. Зориан – США

Сопредседатели

Р. Убар – Эстония
П. Принетто – Италия

Председатели

программного комитета
С. Шукурян – Армения
Д. Сперанский – Россия

Сопредседатели
программного комитета
З. Наваби – Иран
М. Реновелл – Франция

Председатели рекламного комитета
С. Мосин – Россия
Г. Маркосян – Армения

Председатель комитета по связям с общественностью
В. Джиган – Россия

Программный комитет

Е. Й. Аас – Норвегия
Д. Абрахам – США

М. Адамский – Польша

А. Баркалов – Польша

Р. Базилевич – Украина

В. Джиган – Россия

А. Дрозд – Украина

Е. Евдокимов – Украина

А. Чатерджи – США

Е. Граматова – Словакия

А. Иванов – Канада

М. Каравай – Россия

В. Харченко – Украина

К. Кучукян – Армения

В. Кузьмич – Польша

А. Матросова – Россия

В. Меликян – Армения

О. Новак – Чешская Респ.

З. Пенг – Швеция

А. Петренко – Украина

Д. Пузанков – Россия

Я. Райк – Эстония

А. Романович – Украина

А. Рыжов – Россия

Р. Шейнаускас – Литва

С. Шаршунов – Россия

А. Сингх – США

Ю. Скобцов – Украина

В. Твердохлебов – Россия

В. Вардзян – Армения

В. Ярмолик – Белоруссия

Руководящий комитет

М. Бондаренко – Украина

В. Хаханов – Украина

Р. Убар – Эстония

Е. Зориан – США

Оргкомитет

Е. Литвинова – Украина

С. Чумаченко – Украина

В. Харченко – Украина

Г. Кривуля – Украина



Technically Co-Sponsored by
IEEE
computer
society



SYNOPSYS
Predictable Success

KASPERSKY

cadence®

ALDEC
The Design Verification Company



DATA ART
Enjoy IT